

Міністерство освіти і науки України

Національний технічний університет України

«Київський політехнічний інститут імені Ігоря Сікорського»

Факультет інформатики та обчислювальної техніки

Кафедра обчислювальної техніки

**Лабораторнаробота№2**

з дисципліни

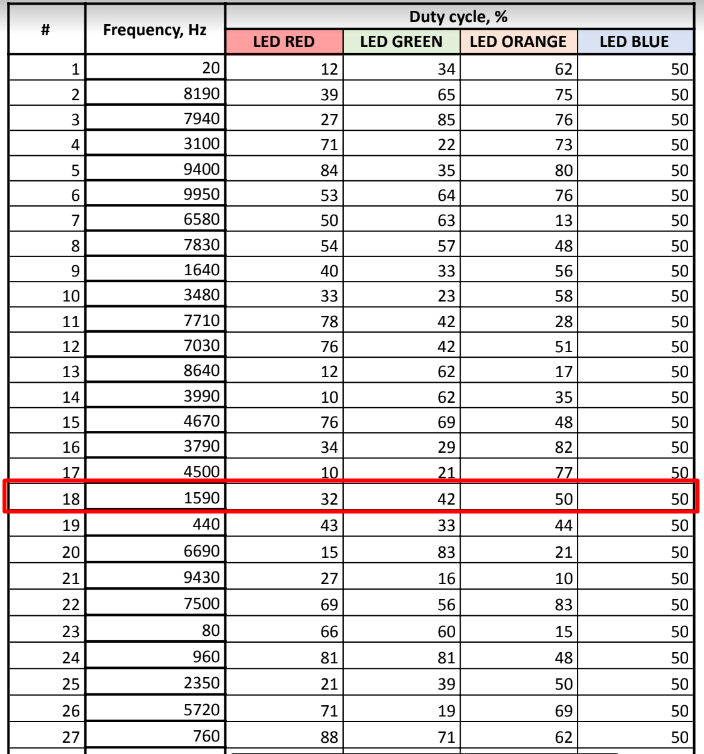
Архітектура комп’ютерів 3

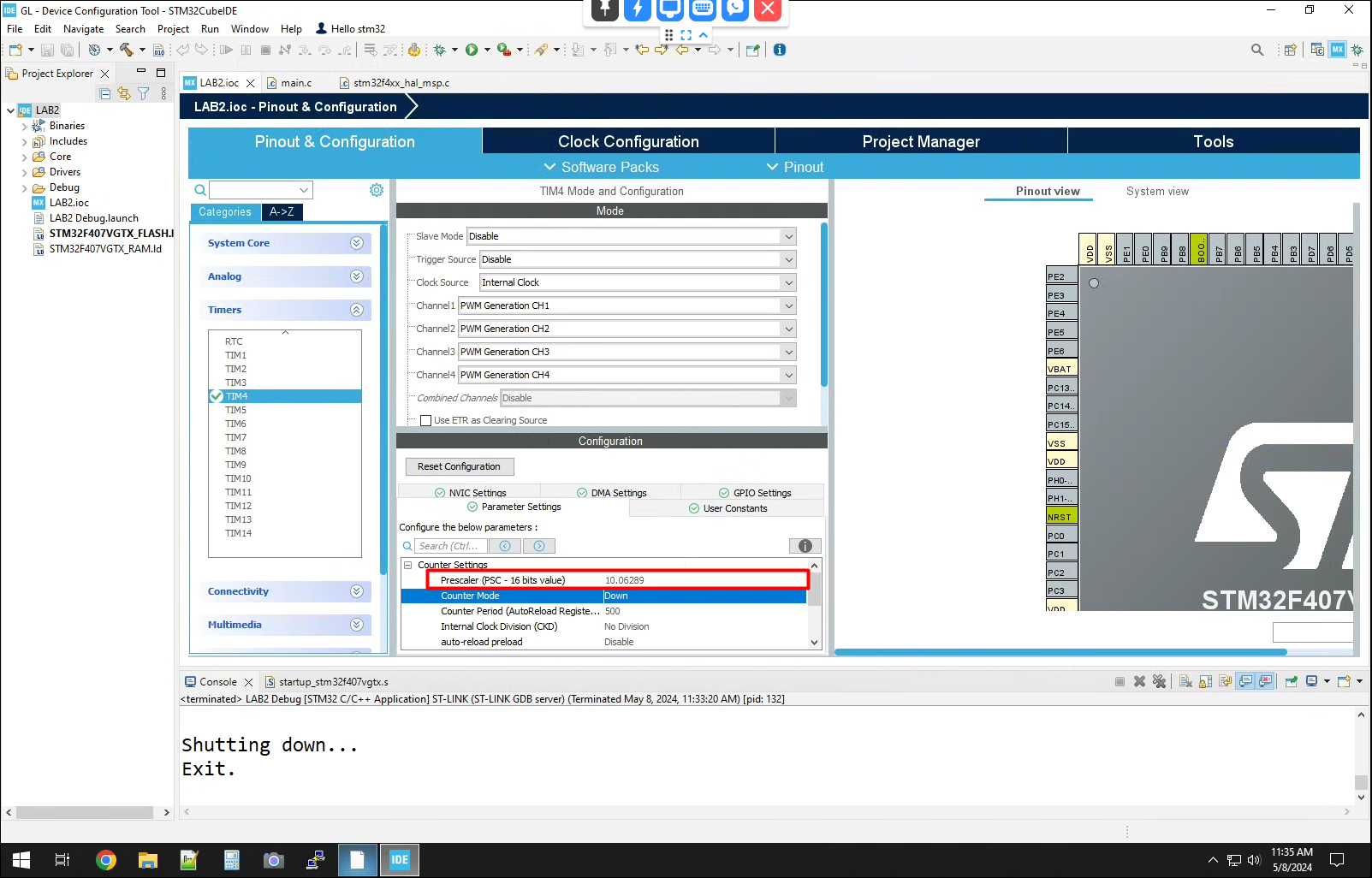
|  |  |
| --- | --- |
| Виконав:  студент групи ІО-14: | Перевірив: |
| Пономарчук Є. В. | Гайдай А.Р. |

Київ 2024

**Виконання роботи**

Варіант за номером в списку групи – 18





HAL\_TIM\_PWM\_Start(&htim4, TIM\_CHANNEL\_1);

TIM4->CCR1 = 160;

HAL\_TIM\_PWM\_Start(&htim4, TIM\_CHANNEL\_2);

TIM4->CCR2 = 210;

HAL\_TIM\_PWM\_Start(&htim4, TIM\_CHANNEL\_3);

TIM4->CCR3 = 250;

HAL\_TIM\_PWM\_Start(&htim4, TIM\_CHANNEL\_4);

TIM4->CCR4 = 250;

Запис з логічного аналізатора прикріплена до роботи